

Серия отладочных плат XB-XC95xxx-VQ44 представляет собой печатную плату размером 107x81x12 мм и макетным полем 55x81 мм (шаг отверстий 2.54 мм) с установленной на ней микросхемой ПЛИС DD1 фирмы Xilinx семейства XC9500XL и XC9500 CPLD в корпусе VQFP-44. Для удобства проектирования плата под микросхемой DD1 разведена так, чтобы было удобно производить пайку проводным монтажом (ножки ввода/вывода имеют соответствующие площадки, отведенные от корпуса DD1). Плата снабжена разъемом XS2 (IDC-10MS) для подключения загрузочных кабелей XB-XUP USB-JTAG, XB-PCIII 2.01 Xilinx Parallel Cable III или их аналогов. Питание платы осуществляется от внешнего стабилизированного источника с напряжением +9...12 В, который подключается к разъему XS1. Светодиод VD2 является индикатором наличия питания.

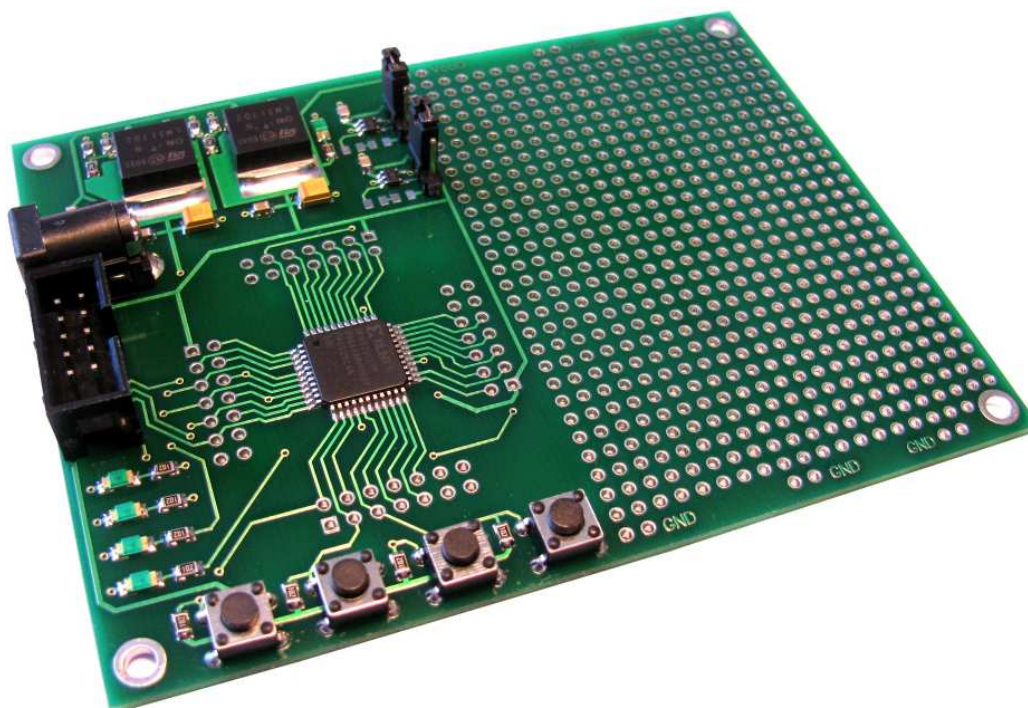


Рис. 1. Общий вид отладочной платы

Линейные преобразователи напряжения DA1 и DA2 (LM317D2P) в корпусе D2PAK преобразуют напряжение источника питания в напряжение $VCC_{INT} = 3.3\text{ В}$ и $VCC_{IO} = 3.3\text{ В}$ для семейства XC9500XL и $VCC_{INT} = 5.0\text{ В}$ и $VCC_{IO} = 5.0\text{ В}$ для семейства XC9500.

Таблица 1

Основные характеристики отладочных плат

Версия платы	Тип ПЛИС	Напряжение питания ПЛИС VCC_{INT} , В	Кол-во ножек ввода/вывода	Логическая емкость, вентили
XB-XC9536XL-VQ44	XC9536XL-VQ44	3.3	34	800
XB-XC9572XL-VQ44	XC9572XL-VQ44	3.3	34	1 600
XB-XC9536-VQ44	XC9536-VQ44	5.0	34	800

Отладочная плата предназначена для макетирования устройств, проектируемых на ПЛИС фирмы Xilinx семейства XC9500XL и XC9500 CPLD, а также сборки законченных устройств путем монтажа необходимых компонентов на макетном поле платы. Использование XB-XC95xxx-VQ44 позволяет максимально сократить время внедрения продукта пользователя на рынок.

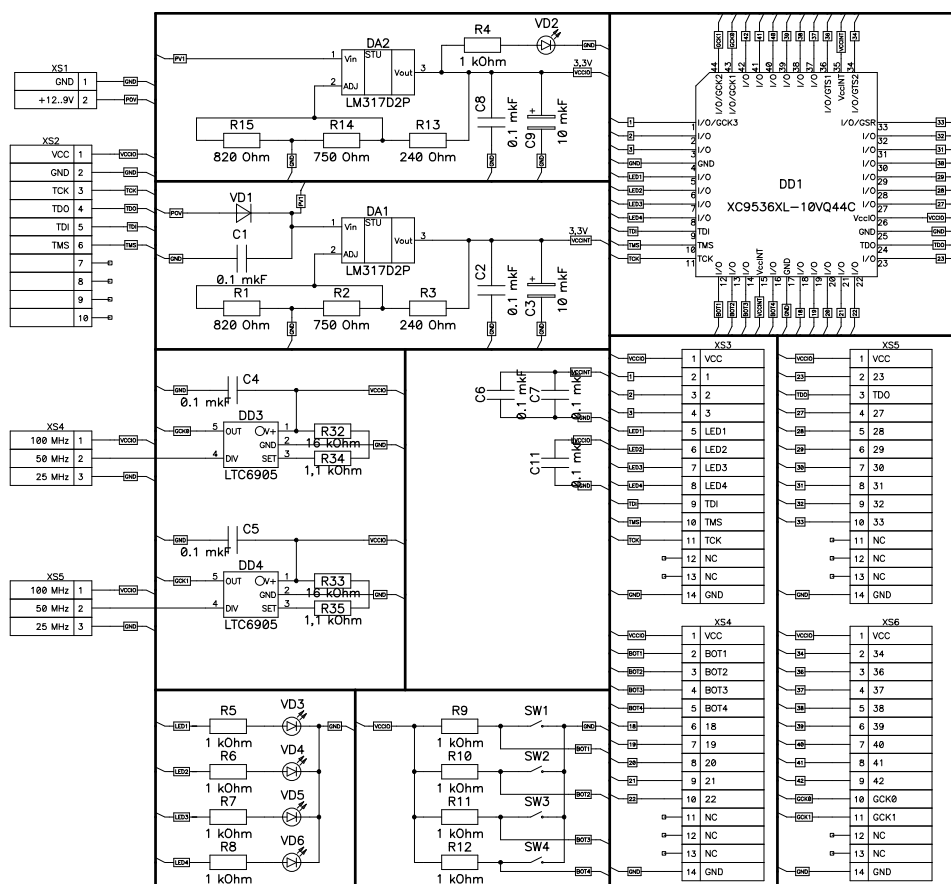


Рис. 2. Схема электрическая принципиальная XB-XC9536XL-VQ44

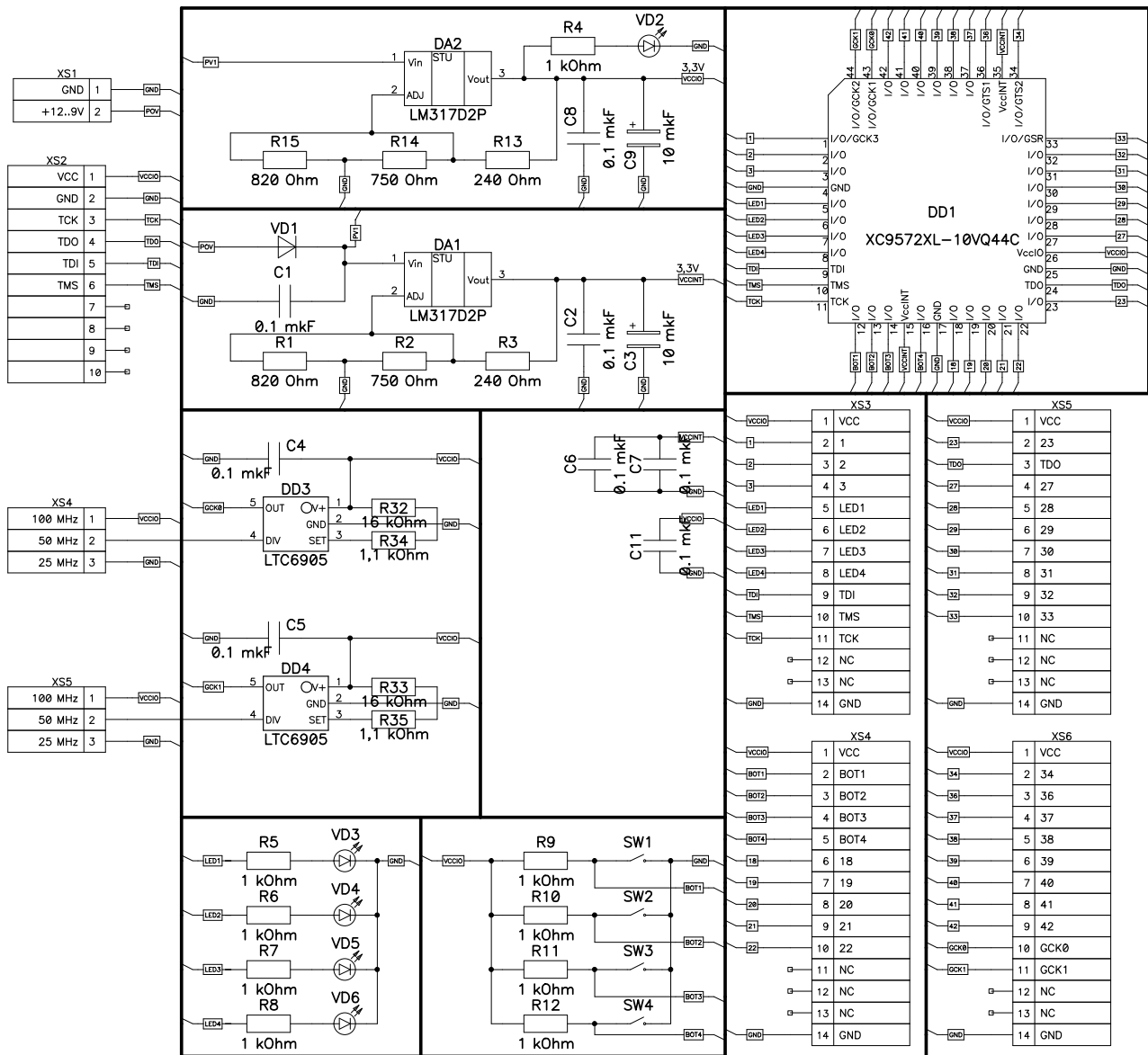


Рис. 3. Схема электрическая принципиальная XB-XC9572XL-VQ44

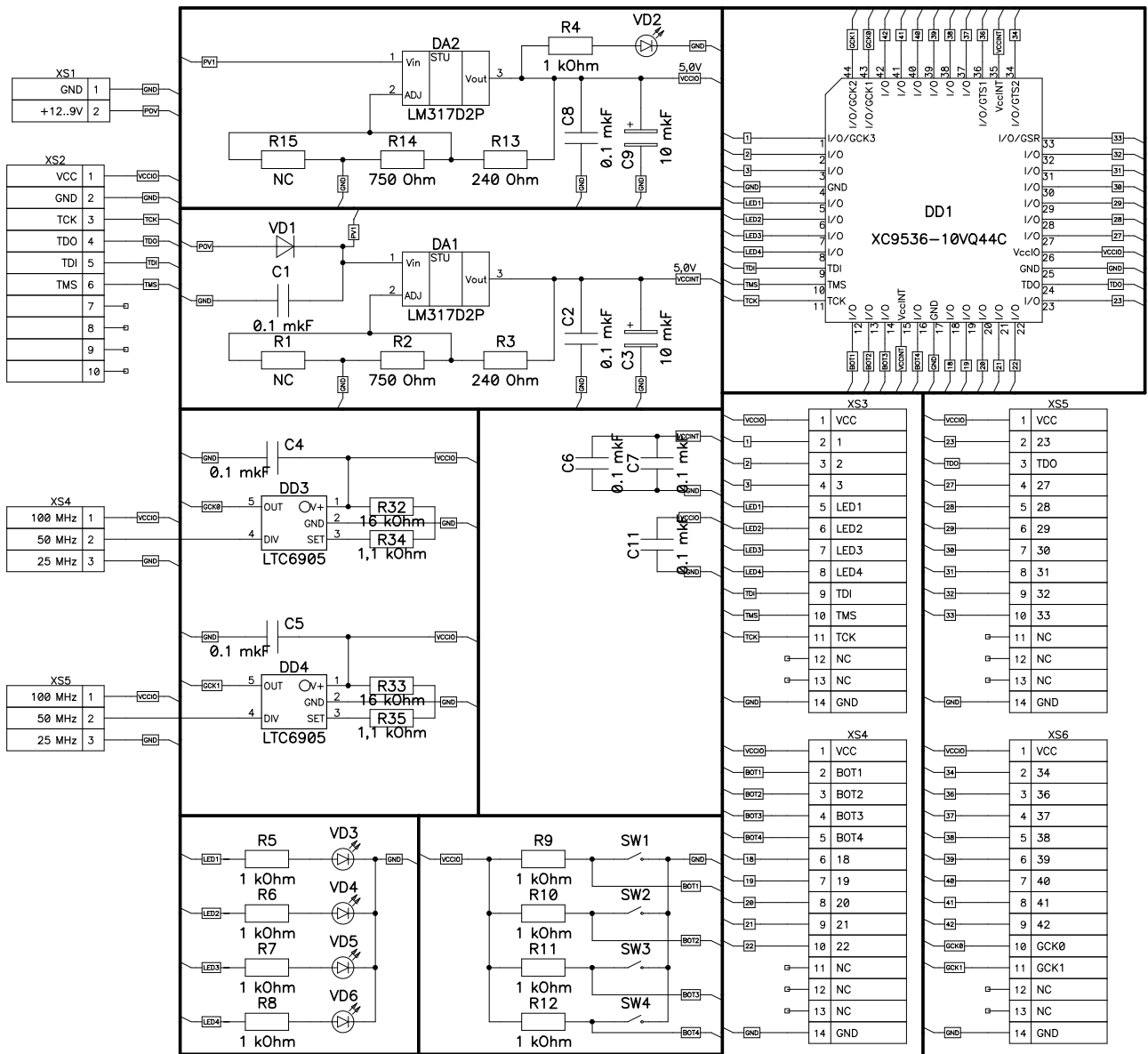



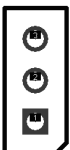

Рис. 4. Схема электрическая принципиальная XB-XC9536-VQ44

На плате расположены четыре светодиода VD3-VD6 и четыре кнопки SW1-SW4, которые подключены к выводам ПЛИС. Они предназначены для упрощения проектирования и могут пригодиться при тестировании проекта.

На плату установлены два независимых генератора DD3 и DD4. Используя переключки XS4 и XS5, можно осуществить настройку генераторов на частоты 25, 50 и 100 МГц (таблица 2).

Таблица 2

Настройка генератора частоты

25 МГц	50 МГц	100 МГц
		

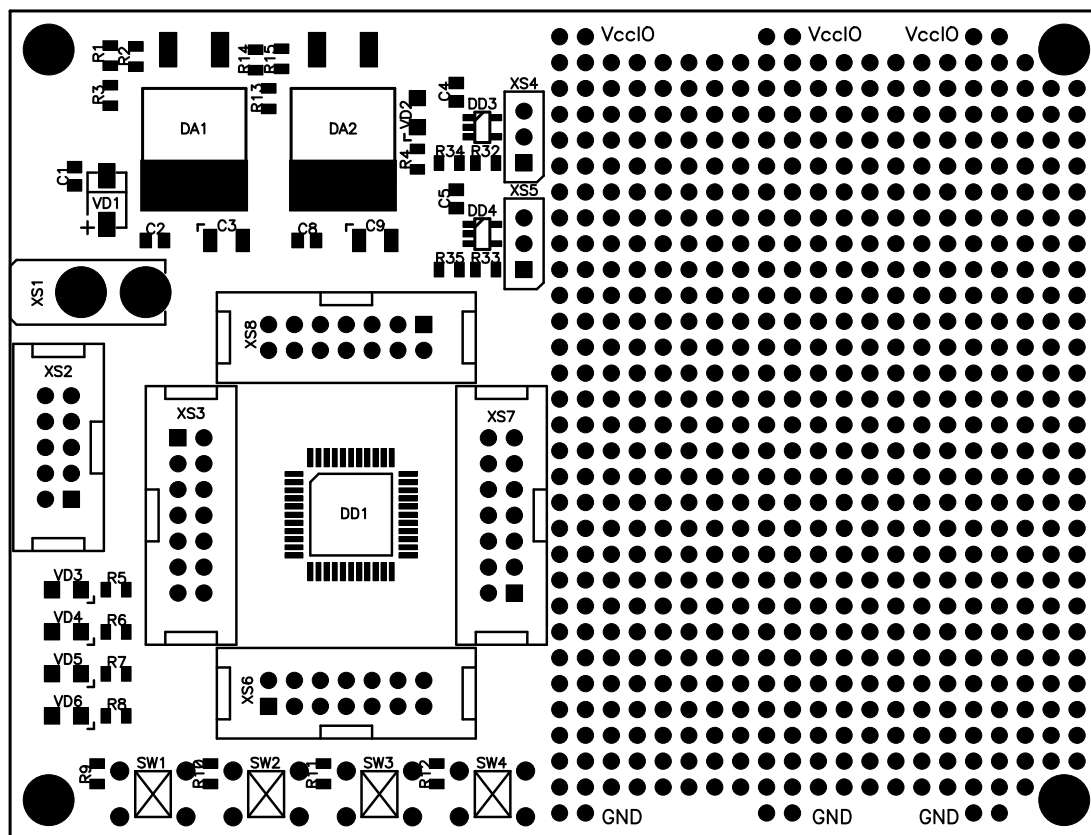


Рис. 5. Внешний вид печатной платы

Комплектация:

- отладочная плата;
- описание к отладочной плате;
- примеры проектов для Xilinx ISE WebPack;
- описание к семейству ПЛИС Xilinx.